

(11)Publication number:

2000-294580

(43)Date of publication of application: 20.10.2000

(51)Int.CI.

H01L 21/56

H01L 23/28 H01L 23/50

(21)Application number : 11-103559 (22)Date of filing:

(71)Applicant: NITTO DENKO CORP

12.04.1999

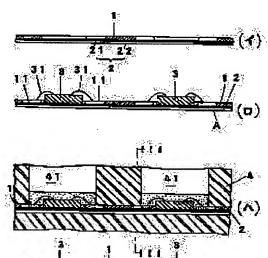
(72)Inventor: FURUTA YOSHIHISA

WATANABE YOSHINOBU

(54) RESIN SEALING METHOD OF SEMICONDUCTOR CHIP AND ADHESIVE TAPE FOR STICKING OF LEAD FRAME, ETC.

(57)Abstract:

PROBLEM TO BE SOLVED: To raise resin sealing efficiency and prevent breakage of a bonding place by bonding a semiconductor chip to a frame whereto an adhesive tape whose thermal contraction coefficient during resin sealing is a specified value or less is sticked, and peeling an adhesive tape after a semiconductor chip is resin-sealed by a die. SOLUTION: A semiconductor chip 3 is arranged, bonded and fixed to each device hole of a lead frame 1 whereto an adhesive tape 2 whose thermal contraction coefficient during resin sealing is about 3% or less is sticked. A space between the semiconductor chip 3 and a stitch 11 of the lead frame 1 is subjected to wire bonding 31. In a resin sealing process, the semiconductor chip 3 is stored in each cavity 41 of a die 4 and resin sealing is carried out by transfer injection molding. After the adhesive tape 2 is peeled from the lead frame 1, the lead frame 1 is trimmed and a resin sealed semiconductor chip is





obtained. Since adhesive 21 of the adhesive tape 2 functions as sealing agent, high sealing property can be obtained.

LEGAL STATUS

[Date of request for examination]

08.01.2003

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2000-294580

(P2000-294580A)

(43)公開日 平成12年10月20日(2000.10.20)

(51) Int.Cl. ⁷		識別記号	FΙ		, 7	-73-1*(参考)
H01L	21/56		H01L	21/56	T	4M109
					D	5 F O 6 1
	23/28			23/28	Α	5 F O 6 7
	23/50			23/50	Y	

審査請求 未請求 請求項の数3 OL (全 5 頁)

(21)出願番号	特願平11-103559	(71) 出願人 000003964	
		日東電工株式会社	
(22)出顧日	平成11年4月12日(1999.4.12)	大阪府茨木市下穂積1丁目1番2号	}
		(72)発明者 古田 喜久	
		大阪府茨木市下穂積1丁目1番2号	日東
		電工株式会社内	, , , , , ,
		(72)発明者 渡辺 義宣	
		大阪府茨木市下穂積1丁目1番2号	1 日東
		電工株式会社内	, 4214
		(74)代理人 100097308	
		弁理士 松月 美勝	
		71-22 14/1 200	

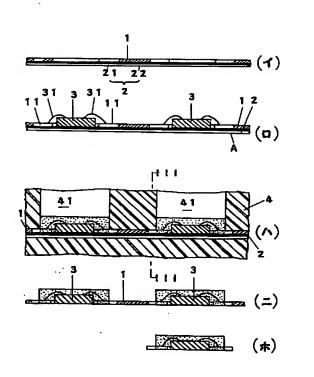
最終頁に続く

(54) 【発明の名称】 半導体チップの樹脂封止方法及びリードフレーム等貼着用粘着テープ

(57)【要約】

【課題】半導体チップの樹脂封止効率を高め得、しかも ボンディング箇所の破損を確実に防止できる半導体チッ プの樹脂封止方法を提供する。

【解決手段】リードフレーム1に粘着テープ2を貼着し、この粘着テープ付きフレームAに半導体チップ3をボンディングし、次いで半導体チップを金型4により樹脂封止pし、而るのち、粘着テープ2を剥離する。



10

20

40

【特許請求の範囲】

【請求項1】リードフレームに粘着テープを貼着し、この粘着テープ付きフレームに半導体チップをボンディングし、次いで半導体チップを金型により樹脂封止し、而るのち、粘着テープを剥離する方法であり、粘着テープの樹脂封止時の熱収縮率が3%以下であることを特徴とする半導体チップの樹脂封止方法。

【請求項2】請求項1において、リードフレームに代え テープキャリヤフィルムを使用する半導体チップの樹脂 封止方法。

【請求項3】請求項1または2記載の半導体チップの樹脂封止方法において使用する粘着テープであり、樹脂封止時の熱収縮率が3%以下であるリードフレーム等貼着用粘着テープ。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は半導体チップの樹脂 封止方法及びその方法において使用するリードフレーム 等貼着用粘着テープに関するものである。

[0002]

【従来の技術】QFP等のパッケージ半導体装置を製造する場合、リードフレームに半導体チップをボンディングし、次いで金型のキャビティに半導体チップを納め、トランスファー射出成形により半導体チップを樹脂封止している。

[0003]

【発明が解決しようとする課題】しかしながら、金型とリードフレームとの間の接触界面からの樹脂漏れを防止するためにその接触面をかなり広くする必要があり、キャビティスペースに対するその接触面の面積の比率を相当に大きくしなければならず、同一金型寸法のもとで1ショットで封止できるチップ個数が少なくなり、作業能率上不利である。また、金型内への注入樹脂の流れでチップが移動されてボンディング箇所が破損される畏れがあり、この危険性を排除するためには金型構造の複雑化が避けられない。

【0004】本発明の目的は、半導体チップの樹脂封止 効率を高め得、しかもボンディング箇所の破損を確実に 防止できる半導体チップの樹脂封止方法を提供すること にある。

[0005]

【課題を解決するための手段】本発明に係る半導体チップの樹脂封止方法は、リードフレームまたはフィルムキャリヤテープに粘着テープを貼着し、この粘着テープ付きフレームまたはキャリヤテープに半導体チップをボンディングし、次いで半導体チップを金型により樹脂封止し、而るのち、粘着テープを剥離する方法であり、粘着テープに樹脂封止時の熱収縮率が3%以下の粘着テープを使用することを特徴とする構成である。

[0006]

【発明の実施の形態】以下、図面を参照しつつ本発明の実施の形態について説明する。図1の(イ)乃至図1の(ホ)は本発明に係る半導体チップの樹脂封止方法の一例を示す図面である。図1の(イ)は粘着テープ付きリードフレームAを示し、1はリードフレームであり、図2に示すように、デバイスホールの内郭に多数本のステッチ11を設けたユニット群を一体化してある。2はリードフレーム1に貼着した粘着テープであり、樹脂封止時の熱収縮率を3%以下、好ましくは1%以下に抑えてある。21は粘着剤層を、22は基材をそれぞれ示している。

【0007】本発明により樹脂封止半導体チップを製造 するには、図1の(ロ)に示すように粘着テープ付きリ -ドフレームAの各デバイスホールに半導体チップ3を 配して粘着固定し、このチップ3とリードフレーム1の ステッチ11との間をワイヤボンディング31し、次い で図1の(ハ)に示すように、樹脂封止工程において金 型4の各キャビティ41に半導体チップ3を収容し、ト ランスファー射出成形により樹脂封止を行い、而るの ち、図1の(二)に示すようにリードフレーム1から粘 着テープを剥離したうえでリードフレームをトリミング して図1の(ホ)に示す樹脂封止半導体チップを得る。 【0008】図3は、金型とリードフレームとの接触界 面を示し、粘着テープ2の粘着剤層21にリードフレー ムのステッチ11、…が食い込んで粘着剤層21とステ ッチ11とが面一になり、ステッチ間の粘着剤層21が 金型4に粘着しており、粘着剤がシール剤として作用す るから高いシール性を呈する。従って、粘着剤層21を 厚くすることによってシール効果を発揮させ得る。ま た、ステッチ11の横の奥深くにまで封止樹脂が満たさ れる場合でも、金型圧力や接着力を高くすることにより 充分なシール効果を発揮させ得、用途により使い分けが できる。上記の樹脂封止時、金型熱によって粘着テープ も加熱され、粘着テープが熱収縮される。この粘着テー プの熱収縮により粘着テープ付きリードフレームと金型 との接触界面に剪断応力が発生し、この剪断応力が大き くなると剪断すべりにより封止性の低下が懸念される が、本発明においては、樹脂封止時の熱収縮率が3%以 下、好ましくは1%以下の粘着テープを使用しているの で、樹脂封止中においても上記の高いシール性を維持で きる。

【0009】従って、金型とリードフレームとの接触界面の面積を小さくしても充分にシールでき、その接触界面の面積を小さくしてキャビティ個数を多くすることにより、1ショットで封止できるチップ個数を多くできる。また、粘着剤層によるチップの粘着固定のために、樹脂の注入流れに対しチップの固定状態を安定に維持でき、ボンディング箇所の破損を防止できる。

【0010】上記粘着テープの粘着力は、金型とリードフレームとの間の封止の面からはできるだけ高くするこ

とが望ましいが、樹脂封止後でのリードフレームからの 粘着テープの剥離の面からはできるだけ低くすることが 望まれる。而して、樹脂封止後での接着力が400gf/20mm以下、好ましくは<math>300gf/20mm以下 で5gf/20mm以上(5gf/20mm未満では、 使用中に剥がれ易くなる)の粘着テープを使用すること が好ましい。

【0011】上記樹脂封止時の加熱条件は通常ほぼ18 0℃であり、上記粘着テープにはこの温度に対する耐熱 性が要求されることはいうまでもない。

【0012】上記粘着テープの支持基材には、上記の諸条件を満たし得る耐熱基材、例えばポリイミドフィルム、ポリフエニレンスルフィド等の耐熱性プラスチックフィルム、ガラスクロス等を使用できる。樹脂封止時の加熱条件が150℃以下であれば、ポリエチレンテレフタレートフィルムの使用も可能である。

【0013】上記粘着テープの粘着剤には、上記の諸条件を満たすものであれば、アクリル系粘着剤、シリコーン系粘着剤の外、エポキシ系等の使用も可能であるが、耐熱性に優れたシリコーン系を使用することが好ましい。前記剥離力の要件を充足させるために必要に応じ耐熱性の充填剤(例えば、ガラスビーズ、各種無機フィラー、耐熱有機フィラー等)を添加することができる。樹脂封止時の加熱で発泡して剥離力が400gf/テープ巾20mm以下になる発泡性粘着剤を使用することもできる。

【0014】上記支持基材の厚みは $5\sim250\mu$ m、好ましくは $5\sim100\mu$ mとされる(5μ m未満では折れや裂けや浮き等が発生し易く作業性が低下する。 250μ mを越えると金型から樹脂への熱伝達効率が低下する)。

【0015】前記粘着剤層の厚みは $2\sim100\mu$ m、好ましくは $5\sim75\mu$ mとされる(2μ m未満では塗工が困難であり、接着不良や浮きが発生し易い。 100μ mを越えると、塗工が困難であり、側面に糊がはみ出し異物が付着し易くなり、加熱時でのガス発生量が多くなる)。

【0016】前記粘着剤層は、凝集破壊による糊残りを 生じさせることなく界面破壊で糊残りなく剥離させるよ うに、また接着力を低く調整するために適宜架橋するこ とができる。

【0017】上記支持基材と粘着剤層との層間剥離を防止するために、必要に応じ下塗を施したり表面凹凸処理、例えばスパッタ処理を施すこともできる。

【0018】上記樹脂封止時の加熱効率を高めるため に、粘着剤層に熱伝導性粒子、例えばチッ化ホウ素を添 加することもできる。

【0019】上記半導体装置の製造中に摩擦静電気が発生するが、静電気ショックによるチップの破壊が懸念される場合は、支持体を導電材とし、粘着剤層を導電性粒

子、例えばカーボニッケルやカーボンブラックの添加に より導電性とすることができる。

【0020】本発明はTAB方式にも適用でき、フィルムキャリヤテープ(例えば、フィルポリイミドフィルムに銅箔フィンガーを設けたもの)の裏面側に粘着テープを貼着し、この粘着テープ付きフィルムキャリヤテープの各デバイスホールに半導体チップを配して粘着固定し、このチップとフィルムキャリヤテープのフィンガーとの間をAu-Sn共晶ボンディングし、次いで、樹脂封止工程において金型の各キャビティに半導体チップを収容し、トランスファー射出成形により樹脂封止を行い、而るのち、フィルムキャリヤテープをトリミングして樹脂封止半導体チップを得ることにより実施することもできる。

[0021]

【実施例】〔比較例1〕粘着テープを貼着していないリードフレーム(Cu系、ステッチ数100本)単体にチップをボンディングし、金型に挟み180C×20kg/cm² で樹脂封止を行ったところ、樹脂漏れが発生した。

【0022】 [実施例1]シリコーン系粘着剤100重量部に白金触媒0.5重量部を均一に混合し、これを厚み25μmのポリイミドフィルムに塗布し、130 $^{\circ}$ ×5分にて加熱乾燥して粘着剤層厚み10μmの粘着テープを作成した。この粘着テープの200 $^{\circ}$ での熱収縮率[テープ長さ300mm、巾19mm、標線間距離200mmのテープサンプルを200 $^{\circ}$ にて2時間放置したときの熱収縮率]は0.5%以下、23 $^{\circ}$ での初期粘着力は60gf/20mm、200 $^{\circ}$ で1時間後の粘着力は180gf/20mm、200 $^{\circ}$ で5時間後の粘着力は200gf/20mmであった。この粘着テープを比較例1で使用したものと同じリードフレームに貼着し、比較例と同様に樹脂封止し、次いで粘着テープを剥離したところ、樹脂漏れは無く、またリードフレームの変形も観られなかった。

【0023】〔実施例2〕粘着テープに、200℃での熱収縮率が0.5%以下、23℃での初期粘着力が500gf/20mm、200℃で1時間後の粘着力が550gf/20mm、200℃で5時間後の粘着力が550gf/20mmの既存のシリコーン粘着テープ(粘着剤層厚み30μm、基材厚み25μm)を使用した以外、実施例1と同様にして樹脂封止した。粘着テープの粘着力が実施例1に較べ高く粘着テープの剥離時リードフレームがやや変形したが、樹脂漏れは生じなかった。

【0024】この実施例から、粘着テープに、樹脂封止 後での接着力が400gf/20mm以下のものを使用 することの有利性が確認できる。

【0025】 [比較例2] 粘着テープに、200℃での 熱収縮率が7.5%以下、23℃での初期粘着力が70 0gf/20mm、200℃で1時間後の粘着力が75

6

Ogf/20mm、200℃で5時間後の粘着力が75 Ogf/20mmの既存のシリコーン粘着テープ(粘着 剤層厚み30μm、基材厚み25μm)を使用した以 外、実施例1と同様にして樹脂封止したところ、樹脂漏 れが発生した。また、樹脂封止中にリードフレームに変 形が生じた。このことから、本発明において粘着テープ に、樹脂封止時の熱収縮率が3%以下のものを使用する ことの意義が確認できた。

[0026]

【発明の効果】本発明によれば、リードフレームまたは 10 フィルムキャリヤテープに半導体チップをボンディング し、次いで半導体チップを金型を使用して樹脂封止する 場合、リードフレーム等と金型との接触界面の面積を充分に小さくでき、それだけキャビティ個数を多くできる から、1ショット当たりの封止チップ個数を多くでき、樹脂封止効率を向上できる。また、樹脂封止でのボンディング箇所の破損をよく防止でき、優れた歩留りで樹脂

封止できる。更に、リードフレームのステッチへの異物 の侵入防止、傷発生の防止、樹脂漏れに起因するダスト の発生防止などにより樹脂封止品質を向上できる。

【図面の簡単な説明】

【図1】本発明に係る半導体チップの樹脂封止方法の一 例を示す図面である。

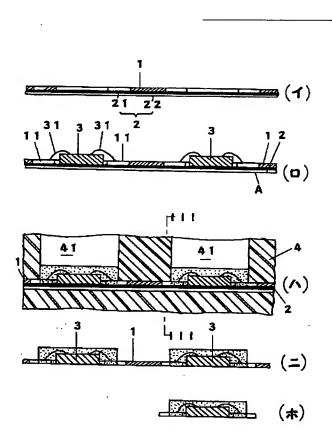
【図2】図1におけるリードフレームを示す図面である。

【図3】図1の(ハ) におけるIII-III断面図である。

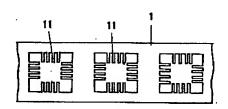
【符号の説明】

1	リードフレーム
2	粘着テープ
Α	粘着テープ付きリードフレーム
3	半導体チップ
p	樹脂封止
1	会刑

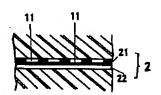
【図1】







【図3】



フロントページの続き

Fターム(参考) 4M109 AA01 BA01 BA05 CA21 FA06 FA09

5F061 AA01 BA01 BA05 CA21 DD14

EA03

5F067 AA09 DE01 DE14